

David Baudin

23 ans

Elève Ingénieur 3^{ème} année

Spécialité : Microélectronique

Option : Electronique et Energie



» Formation et Diplômes

SEPT 2012
SEPT 2015

**Ecole des Mines de Saint Etienne
Campus de Gardanne**

Ecole d'ingénieur en microélectronique, informatique et nouvelles technologies

Gardanne, France

- › Théorie du Silicium
- › Outils de caractérisations
- › Modèle des transistors
- › Conception Fullcustom

SEPT 2014
FEBR 2015

**Master Minelec
Faculté des sciences Université Aix-Marseille**

Marseille, France

- › Nano-technologies
- › Double diplôme recherche

SEPT 2010
AOU 2012

Lycée Clémenceau

Classe Préparatoire aux Grandes Ecoles option PSI

Nantes, France

» Experiences Professionnelles

NOV 2015
AVR 2016

CEA Saclay

CDD (5 mois)

Saclay, France

- › Durcissement aux radiations de puce microelectronique
- › Conception d'une puce pour chambres à projection temporelles
- › Travail sous Cadence/ASSURA/Spectre/Encounter

AVR 2015
SEP 2015

CPPM

Stage de fin d'étude (6 mois)

Marseille, France

- › Conception microélectronique de pixels intelligents
- › Réalisation Layout d'une matrice de pixel
- › Travail sous Cadence/Calibre/Spectre

MAR 2014
JUIL 2014

Peritesco

Projet étudiant (4 mois)

Gardanne, France

- › Groupe de trois personnes
- › Conception d'un capteur/actionneur d'élasticité de la peau
- › Chaîne d'acquisition et de traitement du signal

JUIL 2013
AOU 2013

ST Microelectronics

Opérateur de Production (2 mois)

Rousset, France

- › Clean Concept
- › Procédés de fabrication Wafer

NOV 2014
DEC 2015

Forum Entreprises Ismin

Président de l'association (1 an)

Gardanne, France

- › Leadership
- › Organisation d'évènements

» Contact

- ✉ baudindavid1@gmail.com
- 🌐 fr.linkedin.com/in/davidbaudin/
- 🏠 3 Rue de la petite Girouette
85290 Mortagne sur sèvre
- 📞 +33669379227
- 🚗 Permis B

» Compétences

Compétences Techniques

- 📦 Etude de capteurs
- 📦 Conception de Systèmes Intégrés
- 📦 Prototypage FPGA sur ZedBoard
- 📦 Communications radiofréquences
- 📦 Architecture des Processeurs
- 📦 Vérifications DRC, LVS
- 📦 Codesign

Outils et langages

- 🔑 CAD : Spice / Proteus / Eagle
- 🔑 CADENCE (Virtuoso, Spectre, Calibre)
- 🔑 Synopsis (DesignVision)
- 🔑 Mentor Graphic (ModelSim, SystemVision)
- 🔑 Xilinx (Vivado)
- 🔑 Langage C, C++, Java
- 🔑 VHDL / VHDL AMS

Langues

- | | |
|----------|--------------------|
| Anglais | Avancé : TOEIC 915 |
| Espagnol | Pré-intermédiaire |
| Japonais | Débutant |

» Loisirs

- Course à pieds
- Tennis (Classé 15/5 en compétition)
- VTT
- Conception/Fabrication de PCB